# 底层驱动测试报告

1. 系统时钟测试

内部时钟测试

|  |  |  |
| --- | --- | --- |
| 时钟源选择 | 测试方法 | 测试结果 |
| MSI | 系统节拍配置为1ms。以此为基准计时一分钟。实测偏差较大。 | 内部时钟源不准 |

外部晶振系统时钟测试

|  |  |  |
| --- | --- | --- |
| 时钟源选择 | 测试方法 | 测试结果 |
| HSE (8M) | 系统节拍配置为1ms。以此为基准计时一分钟。实测偏差较大。 | 外部时钟源较准 |

1. 定时器测试

HSE：

|  |  |  |
| --- | --- | --- |
| 定时器 | 测试方法 | 测试结果 |
| TIM1 | 系统节拍配置为1ms。以此为基准计时一分钟。实测偏差较大。 | 未出现偏差 |

1. IO口测试
2. I2C测试
3. SPI测试
4. UART测试
5. 内部AD测试